

## 17 – Acumulador de I2t

Relé com acumulador de I2t para monitoração de desgaste do contato do disjuntor.

### 17.1 – Ajustes disponíveis

A programação do parâmetro é realizada na pasta **GERAL** do programa aplicativo de configuração e leitura do relé. A figura 17.1 sinaliza os parâmetros disponíveis do acumulador de I2t.

Programação em tela = Arquivo (C:\Pextron\URP6402\URP640x\_72a250\_V5\_8\_400V\_default.rcf)

Reconectando: 0 Tentativas: 0 TX  RX

Figura 17.1: Pasta GERAL sinalizando a unidade do acumulador de I2t.

Os parâmetros do acumulador de I2t estão disponíveis na tabela 17.1.

Parâmetro	Descrição do parâmetro	Faixa de ajuste
Set Open	Número de aberturas do disjuntor	0 ..... 9.999 aberturas
Tmp I2t	Tempo de extinção de arco do disjuntor	0,007 ... 0,125 s
Alm I2t	Alarme do acumulador de I2t	0,09 ... 200 (x RTC FN x RTC FN x 10 <sup>6</sup> ) A <sup>2</sup> .s
Prel2tA	Preset do acumulador de I2t da fase A	0,00 ... 100 (x RTC FN x RTC FN x 10 <sup>6</sup> ) A <sup>2</sup> .s
Prel2tB	Preset do acumulador de I2t da fase B	0,00 ... 100 (x RTC FN x RTC FN x 10 <sup>6</sup> ) A <sup>2</sup> .s
Prel2tC	Preset do acumulador de I2t da fase C	0,00 ... 100 (x RTC FN x RTC FN x 10 <sup>6</sup> ) A <sup>2</sup> .s

Tabela 17.1: Parâmetros do acumulador de I2t.

**Nota:** os valores dos parâmetros **Set Open**, **Prel2tA**, **Prel2tB** e **Prel2tC** podem ser gravados no relé através da habilitação da caixa  Gravar Prel2t e SetOpen.

## 17.2 – Funcionamento

Configurar a matriz de saída para sinalização de alarme do acumulador de I2t na linha **S I2t**. O relé considera a corrente de falta (If) e calcula o valor de  $I_f^2 \times T_{mpI2t}$  e acumula este valor para cada fase A, B e C. Quando o acumulador ultrapassar o valor programado no parâmetro **Alm I2t** o relé aciona a saída da matriz configurada para I2t.

## 17.3 – Sinalização

O estado do acumulador de I2t é indicado na IHM local e na pasta **I2t (52)** do programa aplicativo de configuração e leitura do relé conforme figura 17.2.

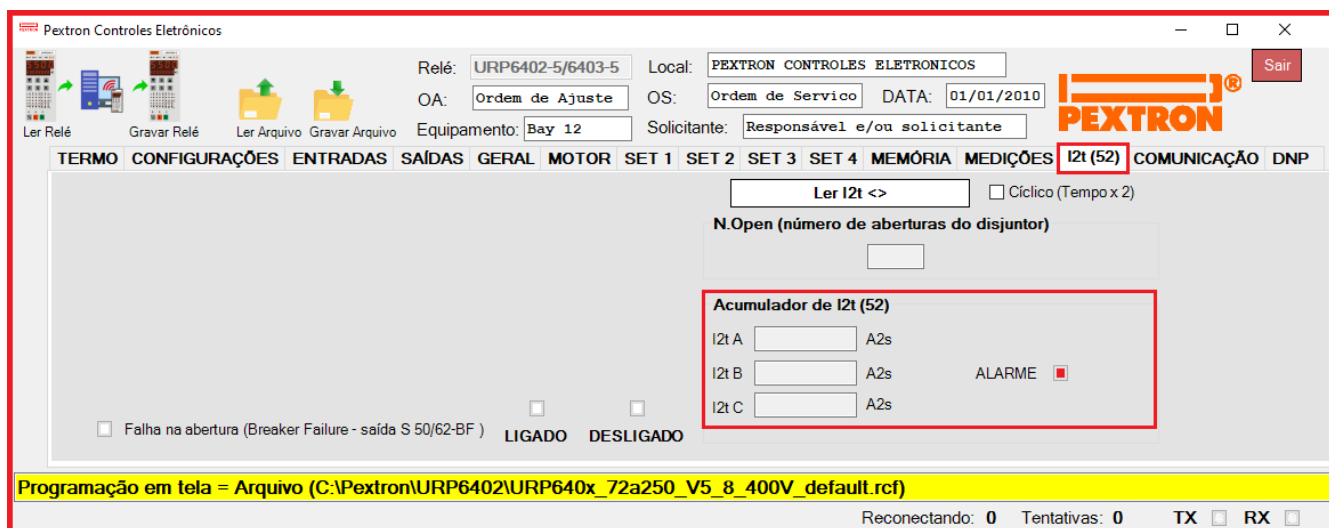


Figura 17.2: Pasta I2t (52) sinalizando o estado do acumulador de I2t.